

7971R+5742R IO Assignment

[eHSx128_Dual_PMSM_SH_IO_7976R]

AO 31	1	35	AO 30
GND	2	36	GND
AO 29	3	37	AO 28
GND	4	38	GND
AO 27	5	39	AO 26
GND	6	40	GND
AO 25	7	41	AO 24
RESERVED	8	42	GND
AO 23	9	43	AO 22
GND	10	44	GND
AO 21	11	45	AO 20
GND	12	46	GND
AO 19	13	47	AO 18
GND	14	48	GND
AO 17	15	49	AO 16
GND	16	50	GND
AO 15	17	51	AO 14
GND	18	52	RESERVED
AO 13	19	53	AO 12
GND	20	54	GND
AO 11	21	55	AO 10
GND	22	56	GND
AO 9	23	57	AO 8
GND	24	58	GND
AO 7	25	59	AO 6
No Connect	26	60	RESERVED
AO 5	27	61	AO 4
GND	28	62	GND
AO 3	29	63	AO 2
No Connect	30	64	No Connect
AO 1	31	65	AO 0
GND	32	66	GND
No Connect	33	67	No Connect
GND	34	68	GND

Analog Outputs	
VeriStand Name	Pin Name
AO00	AO 0
AO01	AO 1
AO02	AO 2
AO03	AO 3
AO04	AO 4
AO05	AO 5
AO06	AO 6
AO07	AO 7
AO08	AO 8
AO09	AO 9

AO10	AO 10
AO11	AO 11
AO12	AO 12
AO13	AO 13
AO14	AO 14
AO15	AO 15
AO16	AO 16
AO17	AO 17
AO18	AO 18
AO19	AO 19
AO20	AO 20
AO21	AO 21
AO22	AO 22
AO23	AO 23
AO24	AO 24
AO25	AO 25
AO26	AO 26
AO27	AO 27
AO28	AO 28
AO29	AO 29
AO30	AO 30
AO31	AO 31